

同期検出継電器検査成績書

納入先 _____

検査期日 年 月 日

工事番号 _____

形 式	EPR-S	定 格 電 圧	AC 110 V cont.	定 格 周 波 数	Hz
動 作 原 理	静 止 形	定 格 電 流	—	動 作 表 示 器	
準 拠 規 格	JEC-174	整 定 範 囲	~ V	製 造 番 号	
		制 御 電 圧	DC V	器 具 番 号	

試験項目・試験結果

温度

℃

湿度

%

試 験 項 目	試 験 内 容	試 験 結 果
構 造 検 査	構造・外観・表示事項及び塗装	
絶 縁 抵 抗 試 験	回路一括・外箱間：10MΩ以上（規格値）	
耐 電 圧 試 験	回路一括・外箱間：2.0kV 60Hz 1分間	
特 性 試 験	（注）下記項目の試験を実施する。	

1. 不 動 作 確 認

- （1） 直流制御電源の開閉によって誤動作なきこと。
- （2） 1L側又は2L側の電圧を0～70Vとした時、誤動作なきこと。

2. 動 作 値

（1） 入力電圧検出要素

継 電 器	動 作 値	判 定 基 準
V _{1L}	V	定 格 電 圧 の 50～70% 以 内
V _{2L}	V	

（2） 位相検出要素の動作値

入 力 電 圧	V _{1L} =V _{2L} =93.5V	V _{1L} =V _{2L} =110V		V _{1L} =V _{2L} =126.5V		
動作位相	lag	lead	lag	lead	lag	lead
制御電圧						
DC 88V	—	—	—	—	—	—
110V
143V	—	—	.	.	—	—
判 定 基 準	<ul style="list-style-type: none"> ・ V_{1L}=V_{2L}=110V にて lead10°, lag10° の ±2° 以内 ・ V_{1L}=V_{2L}=93.5～126.5V にて lead10°, lag10° の ±2.5° 以内 ・ DC 88～143V にした場合は、 DC110V に対する変化分 ±2.5° 以内 					

承 認	作 成

同期検出継電器検査成績書

3. 動作時間

位相検出要素

条件	動作時間	判定基準
非同期 → 同期	ms	500ms以下
同期 → 非同期	ms	100ms以下

4. 検出時限

制御電圧	110V	(入力条件)
動作時間	s	V_{1L}, V_{2L} を0→110V
判定基準	5s ± 5%以内	但し、 V_{1L}, V_{2L} は同期電圧

